Lớp: ……20119CLA5………………

Nhóm: ……… Integrated Circuits and Systems Design Lab\_ Nhom 01FIE …………

Họ tên TV1: ……Nguyễn Hồng Đăng…... MSSV: ……20119127…………

|  |  |  |
| --- | --- | --- |
| Tuần thứ | Nội dung |  |
| 1 &2 | 1. Thiết kế mạch giải mã 3 sang 8  * Sơ đồ cấu trúc xuất ra từ phần mềm thiết kế      * Kết quả mô phỏng dạng sóng (hình và phân tích)     Kết quả mô phỏng cho thấy hoạt động của mạch đúng với logic của mạch giải mã 3 sang 8:  Sel =000, y [0] =1;  Sel =001, y [1] =1;  Sel =010, y [2] =1;  Sel =011, y [3] =1;  Sel =100, y [4] =1;  Sel =101, y [5] =1;  Sel =110, y [6] =1;  Sel =111, y [7] =1;   * Kết quả thực nghiệm trên phần cứng (sinh viên chụp hình kết quả sao cho minh chứng được kết quả thực thi trên kít)      1. Mạch đa hợp 4 sang 1  * Sơ đồ cấu trúc xuất ra từ phần mềm      * Kết quả mô phỏng dạng song (hình và phân tích)     Kết quả mô phỏng cho thấy hoạt động của mạch đúng với logic của mạch đa hợp 4 sang 1:  Sel=00, y=w [0];  Sel=01, y=w [1];  Sel=10, y=w [2];  Sel=11, y=w [3];   * Kết quả thực thi trên phần cứng   (Sinh viên chụp hình các kết quả, sao cho minh chứng được quá trịnh thực thi trên kit)   1. Mạch giải đa hợp 1 sang 4  * Sơ đồ cấu trúc xuất ra từ phần mềm      * Kết quả mô phỏng dạng song (Hình và phân tích)     Kết quả mô phỏng cho thấy hoạt động của mạch đúng với logic của mạch giải đa hợp 1 sang 4:  Sel=00, y [0] = w;  Sel=01, y [1] = w;  Sel=10, y [2] = w;  Sel=11, y [3] = w;   * Kết quả thực thi trên phần cứng   (sinh viên chụp hình các kết quả, sao cho minh chứng được quá trịnh thực thi trên kit)   1. Mạch giải đa hợp 1 sang 8   Sơ đồ cấu trúc xuất ra từ phần mềm     * Kết quả mô phỏng dạng song (Hình và phân tích)     Kết quả mô phỏng cho thấy hoạt động của mạch đúng với logic của mạch giải đa hợp 1 sang 8:  Sel=000, y [0] = w;  Sel=001, y [1] = w;  Sel=010, y [2] = w;  Sel=011, y [3] = w;  Sel=100, y [4] = w;  Sel=101, y [5] = w;  Sel=110, y [6] = w;  Sel=111, y [7] = w;   * Kết quả thực thi trên phần cứng   (Sinh viên chụp hình các kết quả, sao cho minh chứng được quá trịnh thực thi trên kit)    Theo hình vẽ trên, tín hiệu sel (sellect) tương đương 111 => tín hiệu ngõ ra số 7 tướng ứng với led (LD7) sẽ bằng tín hiệu đầu vào. SW4 bật nên tín hiệu đầu vào lúc này là 1 => led LD7 sáng. Tương tự ta có các ngõ ra tương ứng với các sel khác nhau. |  |
|  |  |  |